

2008年4月4日 木村・一色研 上野研 合同セミナー

研究の背景:将来の光通信と全光ゲート



研究の背景: DISC-loop型パルス発生器



/4 波長板, H: /2 波長板

O:

DISCとは

<u>遅延干渉型波長変換器(D</u>elayed <u>Interference</u> <u>Signal-wavelength Converter</u>: DISC)の略称

•波長変換

•多重分離(時間領域)

•論理動作(AND,OR,etc)

本パルス発生器の特徴

・パルスのパラメータをそれぞれ独立に設定できるため
柔軟にシステムが構築可能
パルス幅, Δt, マッハツェンダ干渉計 (MZI)
繰り返し周波数, Δf, エタロン (自由スペクトル間隔, FSR)
中心光周波数, f₀, 分布帰還型レーザダイオード (DFB-LD)

·汎用光部品 (SOA, etc)で、パルス発生器が構築可能 集積化可能 (EDFAはSOAに交換可能)

Ultrafast Optical Logic Lab., UEC

J







Ultrafast Optical Logic Lab., UEC

5

高フィネスエタロンの設計と評価

設計值 (板厚 10.3 mm (FSR: 10 GHz))

エタロンの製作協力 日本航空電子工業(株)

#a



Ultrafast Optical Logic Lab., UEC

注入CW光の光周波数制御



7



Ultrafast Optical Logic Lab., UEC

パルス発生結果 遅延時間 = 5.0 ps (1)









まとめ

高フィネスエタロンを使用し、DISC-loop型パルス発生器 において単一縦モード発振を初めて実証

条件

・エタロンの3 dB帯域幅 / 共振器周波数 = 15.4
(共振器周波数: 11.7 MHz、エタロンの3 dB帯域幅: 180 MHz)
・注入連続光の光周波数を共振器周波数以下の精度で制御

今後の課題

- ・短パルス化 (<1.5 ps)
- ·高繰り返し周波数(>40GHz)での単一縦モードの実現
- ・パルス発生器の小型、集積化





この式でも以前の式と同じ結果が得られ。この方が単純で分かりやすいといえる。 計算ミスも少なくすむのでこちらを使ったほうが良いようだ。



7/26 エタロンとしての厚さについて

先日の偏光子無しのときのデータを用いて、修正した計算式で、少し計算したが、なんだかおかしい。 エタロンとしての影響をカルサイトと同じように計算しているのは問題のようだ。

遅延時間を求めるならば、カルサイトと同じ方法でよいが、エタロンとしての厚さや、反射率を求めるに 違う方法が必要なようだ。



8/2 エタロンの計算が修正



エタロンの式は問題なく、問題は波長から周波数軸に変えてから、グラフからパラメータを読み取る 必要があることだったようだ。

グラフからpeak to peakでFSR()を求める。そこからまずエタロンとしての厚さを求めると



ここで大まかにカルサイトの厚さと合ってるか確認した後 グラフからMZIの効果を考慮に入れつつ半値幅を求める。 半値幅FWHM,FSRが分かったのでフィネスFを求めると

$$F = \frac{FSR}{FWHM} \qquad F \equiv \frac{\pi\sqrt{R}}{1-R}$$

これから反射率を求めると 計算が間違っていたので右に修正

$$R = \frac{2F^2 + \pi^2 \pm \pi\sqrt{1 + 4F^2}}{2F^2} \qquad \Longrightarrow \qquad R = 1 + \frac{\pi^2}{2F^2} \pm \sqrt{\frac{\pi^2}{F^2} + \frac{\pi^4}{4F^4}}$$

このRは反射率、また反射係数rを求めると

 $r = \sqrt{R}$

反射率Rは最高1まで。1以上になっているのは 計算上発生してしまうため。



MZIとエタロンの効果を完全に分離しないと、振幅からではきれいに出せなさそうだ。 18

注入連続光の光周波数制御 CW CW **Transmittance** Transmittance エタロンの透過スペクトルのピークに 10 GHz間隔の高調波成分が立つ Optical frequency **Optical frequency** モードロック失敗 モードロック成功 印加電圧の変化による f_1 光周波数シフト f_1 DFB f_2 PC PD **ESA** 同じ仕様のレーザと 駆動&制御システム (直流電源 & 温度コントローラ) DFB PC, 偏波制御器 実線:光の経路 破線:電気の経路 PD. フォトディテクタ ESA, 電気スペクトラムアナライザ f 目標値 光周波数設定分解能、時間安定性が共振器周波数(12 MHz) 以下

19

DFBの光周波数制御性の測定結果









短パルス発生時のSMSR悪化の推定原因



Ultrafast Optical Logic Lab., UEC

超高速全光ゲート(DISC)の動作原理



超高速(△t)のスイッチング動作が可能

Ultrafast Optical Logic Lab., UEC

パルス周回メカニズム







 $\frac{1}{2}$ -60 9.97 9.98 9.99 10 10.01 Frenqency (GHz) Q、Hによる偏光のズレ < 1 ° $\frac{1}{2}$ -60 9.97 9.98 9.99 10 10.01 Frenqency (GHz)

集積化の際に、精度の高い偏波制御、偏波消光比が必要



10.01

Ultrafast Optical Logic Lab., UEC