半導体全光ゲートの高密度電流注入・高速化実験用に微小発熱体 を利用する負帰還温度制御・導波路結合安定化方式の開発 Development of the negative-feedback-temperature-control and waveguide coupling stabilizing system using minute heating element for ultra-high-speed all-optical-gate experiment by high-density current injection **電通大先進理工**¹, ⁰吉川 恵太¹, 中原 康貴^{1a)}, 竹内 宏幸^{1b)}, 上野 芳康¹ Univ. of Electro-Communications¹, [°]Keita Yoshikawa¹, Yasutaka Nakahara^{1a)}

Hiroyuki Takeuchi^{1b)} and Yoshiyasu Ueno¹

E-mail: yoshiyasu.ueno@uec.ac.jp

1. 序論

半導体光増幅器(SOA)を含む全光ゲートは、超高 速動作、低消費電力、集積化が可能な点から超高 速・大容量な光通信を実現する素子として期待さ れている^[1]。SOAの周波数限界速度は一般的にキ ャリアの回復速度に制限され、その回復速度を速 める効果として光加速効果がある。光加速効果は いくつかの手法があるが最も簡単で効果的な方 法として注入電流量の増大が挙げられる^[2]。しか し、注入電流量を増大するとともに SOA でのジ ュール熱も増大し、chip 型 SOA を支えるマウン ト-ステージ部の熱膨張につながる。この熱膨張に より、chip 型 SOA と先球ファイバとの光結合が ずれ、光結合損失増大を引き起こしていた。そこ で新たに発熱体(チップ抵抗)を付加する温度制御 方式を提案する^[3]。今回、chip型 SOA の台座の温 度制御系を見直し、新たな温度制御方式を提案し、 高密度電流注入によるゲート動作高速化につい ての成果を報告する。

発熱補償温度制御方式の原理 2.

新たな温度制御方式として発熱補償温度制御 方式を提案する。従来の一般的なペルチェ素子に よる温度制御方式と今回の発熱補償温度制御方 式の概念を図1に示す。ペルチェ素子による温度 制御方式ではペルチェ素子を温度調整器(以下温 調)によって自動で制御し、温度を一定に保ってい る。しかし、ペルチェ素子からマウントへ排出さ れる熱量は一定にはならない。発熱補償温度制御 方式ではペルチェ素子で一定量の吸熱と排熱を 行う。温調を発熱体につなぐことにより、発熱で chip 型 SOA の温度を制御する構成にした(図 2)。 chip 型 SOA の発熱量が変わった場合、自動的に 発熱体の発熱量が変動するため chip 型 SOA の温 度は一定に保たれる。この時マウント-ステージ部 への排熱量は一定に保たれるため光結合損失増 大が起きない(図3)。

発熱量	chip SOA	(h)	発熱量
吸熱量	ペルチェ素子 放	— (U)	吸熱量

(a)



chip SOA チップ抵抗

- 図 1. 温度制御方式の概念図
- ペルチェ素子による温度制御方式 (a)
- (b) 発熱補償温度制御方式

a)現在:NTTコミュニケーションズ株式会社 b)現在:三菱重工株式会社



高密度電流注入時の緩和時定数 3.

前述の発熱補償温度制御方式を用い、緩和時定 数を測定した(図 4)。cw 光波長 1540 nm、強度 0 dBm、パルス光波長 1555 nm、1 つ当たりのパル スエネルギー300 fJ を SOA に同時に入射し、相互 利得変調(XGM)波形から緩和時定数を見積もっ た。chip 型 SOA は米国 InPhenix 社製、利得帯域 1.5 µm 帯、活性層幅 2 µm、活性層長 300、700、

1000 µm の三種類を使 用した。

従来の温度制御では 測定困難だった高密度 電流注入時(図4赤丸)の 緩和時定数を見積もる ことが出来るように



図 4. 注入電流密度対緩和時定数 なった。また注入電

流増大及び活性層長延長により、緩和時定数は短 縮された。

結論 4.

光結合損失増大の無い温度制御方式として発 熱補償温度制御方式を提案し、それを実証した。 この温度制御方式を用いることで測定困難だっ た高密度電流注入領域まで測定を行うことが出 来る。今回はその例として緩和時定数を測定し、 注入電流増大及び活性層長延長により、緩和時定 数が短縮される結果を得た。発熱補償温度制御方 式はどの研究機関においても簡単に構成でき、汎 用性が高いため、今後の SOA を用いた全光ゲー ト研究の発展に期待できる。

参考文献

- Y. Liu *et al*, OSA/IEEE JLT, Vol. 25, pp. 103 (2007)
 Zhi Wang *et al*, SPIE, Vol. 6838, 68380R-1 (2008)
- [3] 中原 康貴他, 電子情報通信学会, 講演番号 176 (2011)